
	<table><tr><th></th><th></th><th></th><th></th></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr><tr><td></td><td></td><td></td><td></td></tr></table>																												

--	--

--	--

	Q1 Q2 Q3 Q4 TWS Q5 Q6
--	---

	Q7 FPGA Q8 AIOT Q9
--	---

	Q10 Q11